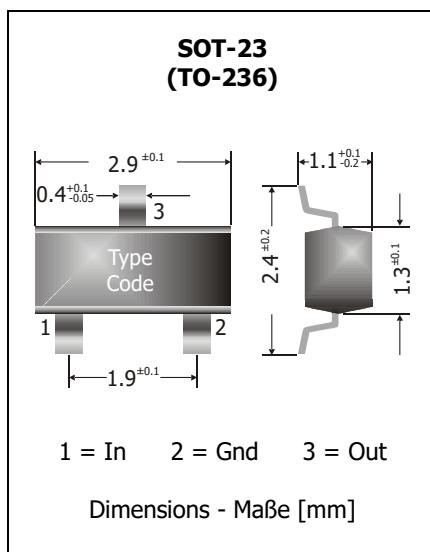


**MMBTRA101SS ... MMBTRA106SS**
**SMD Digital PNP Transistors**  
**SMD Digital-PNP-Transistoren**
**I<sub>O</sub> = - 100 mA**   **V<sub>O</sub> = - 50 V**  
**T<sub>jmax</sub> = 150°C**   **P<sub>tot</sub> = 200 mW**

Version 2018-08-21

**Typical Applications**
 Digital controls  
 Switching, Signal processing  
 Commercial grade <sup>1)</sup>
**Typische Anwendungen**
 Digitale Steuerungen  
 Schalten, Signalverarbeitung  
 Standardausführung <sup>1)</sup>
**Features**
 Cost and space savings by integrated  
 bias resistor combinations  
 Compliant to RoHS, REACH,  
 Conflict Minerals <sup>1)</sup>
**Besonderheiten**
 Platz- und Kosteneinsparung durch  
 integrierte Widerstandskombination  
 Konform zu RoHS, REACH,  
 Konfliktmineralien <sup>1)</sup>
**Mechanical Data <sup>1)</sup>**

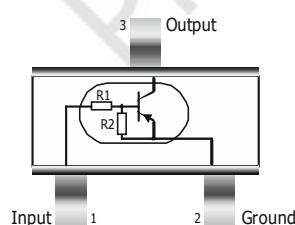
Taped and reeled	3000 / 7"	Gegurtet auf Rolle
Weight approx.	0.01 g	Gewicht ca.
Case material	UL 94V-0	Gehäusematerial
Solder & assembly conditions	260°C/10s    MSL = 1	Löt- und Einbaubedingungen

**Maximum ratings <sup>2)</sup>**

		<b>Grenzwerte <sup>2)</sup></b>
Output voltage – Ausgangs-Spannung	- V <sub>O</sub>	50 V
Output current – Ausgangs-Strom	- I <sub>O</sub>	100 mA
Power dissipation – Verlustleistung	P <sub>tot</sub>	200 mW <sup>3)</sup>
Junction temperature – Sperrsichttemperatur	T <sub>j</sub>	-55...+150°C
Storage temperature – Lagerungstemperatur	T <sub>s</sub>	-55...+150°C

**Characteristics**

Resistor combinations – Widerstandskombinationen



Type	Code	R1 [kΩ]	R2 [kΩ]
MMBTRA101SS	RK	4.7	4.7
MMBTRA102SS	RM	10	10
MMBTRA103SS	RN	22	22
MMBTRA104SS	RP	47	47
MMBTRA105SS	RR	2.2	47
MMBTRA106SS	RX	4.7	47

Input-voltage – Eingangs-Spannung

T<sub>j</sub> = 25°C- V<sub>I</sub>   MMBTRA101SS   -10 ... +20 V

MMBTRA102SS   -10 ... +30 V

MMBTRA103SS   -10 ... +40 V

MMBTRA104SS   -10 ... +60 V

MMBTRA105SS   -5 ... +12 V

MMBTRA106SS   -5 ... +20 V

1 Please note the [detailed information on our website](#) or at the beginning of the data book  
 Bitte beachten Sie die [detaillierten Hinweise auf unserer Internetseite](#) bzw. am Anfang des Datenbuches

2 T<sub>A</sub> = 25°C, unless otherwise specified – T<sub>A</sub> = 25°C, wenn nicht anders angegeben

3 Valid, if leads are kept at ambient temperature at a distance of 2 mm from case  
 Gültig wenn die Anschlussdrähte in 2 mm Abstand vom Gehäuse auf Umgebungstemperatur gehalten werden

**Characteristics**
**Kennwerte**

		$T_j = 25^\circ\text{C}$	Min.	Typ.	Max.
DC current gain – Kollektor-Basis-Stromverhältnis <sup>1)</sup> - $V_o = 5 \text{ V}$ , - $I_o = 10 \text{ mA}$	$G_I$	MMBTRA101SS MMBTRA102SS MMBTRA103SS MMBTRA104SS MMBTRA105SS MMBTRA106SS	30 50 70 80 80 80	- - - - - -	- - - - - -
Output cutoff current – Ausgangs-Reststrom	- $I_{O(off)}$		-	-	500 nA
Input current – Eingangsstrom - $V_I = 5 \text{ V}$	- $I_I$	MMBTRA101SS MMBTRA102SS MMBTRA103SS MMBTRA104SS MMBTRA105SS MMBTRA106SS	- - - - - -	- - - - - -	1.8 mA 0.88 mA 0.36 mA 0.18 mA 3.6 mA 1.8 mA
Output voltage – Ausgangs-Spannung	- $V_{O(on)}$		-	-	0.3 V
Input voltage (on) – Eingangsspannung (Ein) - $V_o = 0.2 \text{ V}$ , - $I_o = 5 \text{ mA}$	- $V_{I(on)}$	MMBTRA101SS MMBTRA102SS MMBTRA103SS MMBTRA104SS MMBTRA105SS MMBTRA106SS	- - - - - -	- - - - - -	2 V 2.4 V 3 V 5 V 1.1 V 1.3 V
Input voltage (off) – Eingangs-Spannung (Aus) - $V_o = 5 \text{ V}$ , - $I_o = 0.1 \text{ mA}$	- $V_{I(off)}$	..C101...C104.. ..C105...C106..	1 V 0.5 V	- -	- -
Input resistor tolerance – Toleranz Eingangswiderstand	R1		-30%		+30%
Resistance ratio – Widerstandsverhältnis	R2/R1				
		MMBTRA101SS MMBTRA102SS MMBTRA103SS MMBTRA104SS MMBTRA105SS MMBTRA106SS	0.8 0.8 0.8 0.8 0.026 0.055		1.2 1.2 1.2 1.2 0.087 0.185
Transition Frequency – Transitfrequenz (Transistor) - $V_o = 10 \text{ V}$ , - $I_o = 5 \text{ mA}$	f <sub>T</sub>		-	200 MHz	-

**Disclaimer:** See data book page 2 or [website](#)

**Haftungsausschluss:** Siehe Datenbuch Seite 2 oder [Internet](#)

1 Tested with pulses  $t_p = 300 \mu\text{s}$ , duty cycle  $\leq 2\%$  – Gemessen mit Impulsen  $t_p = 300 \mu\text{s}$ , Schaltverhältnis  $\leq 2\%$